

Rüdiger Bäcker

EPROMs schnell programmiert

Zeit sparen beim 68008-NDR-Computer

Für die Programmierung von EPROMs existieren unterschiedliche Methoden. Hier wird ein sehr schneller Algorithmus für den NDR-Klein-Computer vorgestellt. Mit diesem Algorithmus lassen sich alle Intel-kompatiblen Typen 2732 und 2764 mit großer Zuverlässigkeit programmieren. Die Programmierzeit beträgt für ein 2764 nur noch rund 30 Sekunden statt der bisher benötigten Zeit von etwa acht Minuten. Für den Betrieb mit der PROMmer-Baugruppe ist keinerlei Hardwareänderung erforderlich.

Es gibt mittlerweile mehrere Methoden, um ein EPROM mit den gewünschten Bytes zu „füttern“. Wir wollen sie uns einmal anhand eines 2764 ansehen. Das 2764 ist ein EPROM mit einer Speicherkapazität von 8192 Bytes, also 8 KByte. Aus der Anschlußbelegung erkennen wir, daß 28 Pins nach außen geführt sind. Im einzelnen sind 8 Datenleitungen (D0–D7), 12 Adreßleitungen (A0–A12), eine Leitung für die 5-V-Versorgung, eine für die Masse und verschiedene Leitungen für die Steuerung von Programmierung und Leseoperationen vorhanden. Pin 26 ist nicht belegt, er liegt bei einem EPROM mit höherer Speicherkapazität (27128) eine weitere Adreßleitung.

Die Steuerleitungen haben folgende Bedeutung:

- \overline{CE} :** Pin 20 ist der Auswahleingang, ist er auf logisch 0, so werden die Ein-/Ausgangstreiber des EPROMs aktiviert.
- \overline{OE} :** Pin 22 ist der Richtungseingang, er wird mit \overline{CE} zusammen benötigt. Ist der Eingang auf 0, so sollen Daten gelesen werden.
- PGM:** Pin 27 ist der Eingang für den Programmierimpuls.
- Vpp:** Pin 1 ist der Eingang für die Programmierspannung.

Daran, daß für die Programmierspannung ein eigener Eingang vorhanden ist, kann man erkennen, daß die Program-

mierspannung nicht identisch mit der Versorgungsspannung ist. Das hängt mit dem grundsätzlichen Aufbau eines EPROMs zusammen. Jede Speicherzelle besteht aus zwei NMOS-Transistoren; sie sind mit den Wortleitungen einerseits und mit den Bitleitungen andererseits verbunden. Wird nun eine im Verhältnis zur Versorgungsspannung wesentlich höhere Programmierspannung angelegt, so fließen durch den sogenannten Lawineneffekt Ladungsträger auf das Gate des Transistors. Da das Silizium sehr gut isoliert ist, fließen diese Ladungsträger nicht wieder ab, und der Zustand, der durch die Programmierung geschaffen wurde, bleibt für lange Zeit erhalten. Die einzige Möglichkeit, diesen Zustand zu ändern, besteht darin, die Speicherzelle mit UV-Licht zu bestrahlen. Da auch Sonnenlicht einen wesentlichen UV-Anteil besitzt, muß man das Fenster des EPROMs mit einem UV-dichten Etikett abdecken, um ein unbeabsichtigtes Löschen zu verhindern.

Der Programmiervorgang

Ein Programmiervorgang muß demnach also grundsätzlich immer so aussehen, daß zunächst einmal die zu programmierende Speicherstelle adressiert wird. Dann muß noch der Auswahleingang (\overline{CE}) auf 0 gelegt werden. Ist so das richtige Byte ausgewählt, kann man die Programmierspannung anlegen. Wie lange die Programmierspannung an den Transistoren liegt, wird durch den Eingang

PGM bestimmt: Solange der Eingang auf 0 liegt, wird sie an die Speicherstelle durchgeschaltet.

Beim NDR-Klein-Computer wird normalerweise der sogenannte Standard-Algorithmus angewendet, bei dem die Dauer des Programmierimpulses 50 ms beträgt. Dieser Algorithmus hat allerdings einige Nachteile. Zum einen dauert eine Programmierung hier pro Byte 60 ms, da noch 10 ms benötigt werden, um einen Kondensator des zeitbestimmenden Monoflops zu entladen. Zum anderen wird die Richtigkeit der programmierten Daten erst am Ende der Programmierung überprüft. Wird ein 2764 mit dieser Methode programmiert, so dauert die Programmierung über acht Minuten. Ist nun im ungünstigsten Fall gerade das erste Byte nicht richtig programmiert, so muß man acht Minuten warten, um festzustellen, daß der ganze Vorgang noch einmal wiederholt werden muß.

Ein weiteres Manko ist, daß auch Bytes mit dem Wert \$FF programmiert werden: Neue bzw. gelöschte EPROMs haben in allen Speicherstellen ohnehin den Wert \$FF stehen. Ist nur jedes fünfzigste Byte mit \$FF zu programmieren, so würden schon drei Minuten gespart, wenn man diese Bytes überspringt.

Es geht auch schneller

Es gibt jedoch auch noch einen anderen Algorithmus, der von Intel entwickelt worden ist und einige Vorteile vorzuweisen hat. Es wird dabei nicht mit einer festen Programmierimpulsdauer programmiert, sondern mit Programmierimpulsen von etwa 1 ms Dauer. Es wird nach jedem Impuls geprüft, ob die Speicherstelle schon den richtigen Wert hat. Ist dies der Fall, so wird noch einmal mit der doppelten bisher benötigten Zeit nachprogrammiert. Ist nach 15 Programmierimpulsen das Byte noch nicht richtig programmiert, so wird ebenfalls noch einmal mit der doppelten Zeit nachprogrammiert und dann das Byte nochmals geprüft. Falls dann der Inhalt noch immer nicht stimmt, wird dieses Byte als nicht programmierbar angesehen. Bytes, die mit \$FF programmiert werden müßten, werden hier selbstverständlich übersprungen. Der hier nun vorgestellte Algorithmus ist eng an den Intel-Algorithmus angelehnt, wurde jedoch an die Bedürfnisse des NDR-Klein-Computers angepaßt (Bild). Beim NDR-Computer wird der Programmierimpuls durch ein Monoflop erzeugt.


```

0202DE 41ED 00F4      LEA BUFFER(A5),A0
0202E2 4280              CLR.L D0
0202E4 3E3C 0010      MOVE #!WERT,D7
0202E8 4E41              TRAP #1
0202EA 2A00              MOVE.L D0,D5
0202EC 41FA FE9D      LEA PTXT6(PC),A0
0202F0 343C 0032      MOVE #50,D2
0202F4 323C 000A      MOVE #10,D1
0202F8 303C 0021      MOVE ##21,D0
0202FC 3E3C 000A      MOVE #!WRITE,D7
020300 4E41              TRAP #1
020302 3E3C 000C      MOVE #!CI,D7
020306 4E41              TRAP #1
020308 0C00 0066      CMP.B #'f',D0
02030C 6700 FF0A      BEQ GETPAR
020310 0C00 0077      CMP.B #'w',D0
020314 6700 FF02      BEQ GETPAR
020318 0C00 0073      CMP.B #'s',D0
02031C 6600 FDE0      BNE ENDE2
020320 41FA FE92      LEA PTXT7(PC),A0
020324 303C 0021      MOVE ##21,D0
020328 0442 0014      SUB #20,D2
02032C 3E3C 000A      MOVE #!WRITE,D7
020330 4E41              TRAP #1
020332 2049              MOVEA.L A1,A0
020334 2E06              MOVE.L D6,D7
020336 5247              ADDQ #1,D7
020338 6000 FE0C      BRA PRLP
02033C              ENDEA:
02033C              END.
    
```

```

* 'nach' IN D5
* DANN MENUEZEILE AUSGEBEN

* TASTATUR ABFRAGEN

* FEHLER IN DER EINGABE ?
* JA, DANN EINGABE NOCHMAL
* 'w' GEDRUECKT ?
* JA, DANN NOCH EIN EPROM PROGRAMMIEREN
* PROGRAMMIERUNG STARTEN ?
* NEIN, DANN ZUM GRUNDPROGRAMM ZURUECK

* VON IN A0
* BIS IN D7
* FUER ABFRAGE
* UND PROGRAMMIEREN
    
```

Es wird softwaremäßig getriggert, wobei der zeitliche Abstand der Triggerimpulse durch Zählen der Vertikal-Synchronimpulse der Grafikaugruppe ermittelt wird. Dieses Signal tritt alle 20 ms auf.

Das Monoflop wird nun nach jedem dritten Synchronimpuls neu getriggert. Dadurch entsteht die bereits erwähnte Programmierzeit von 60 ms pro Byte. Da das Monoflop auf eine feste Impulsdauer von 50 ms abgeglichen ist, für den hier verwendeten Algorithmus aber eine wesentlich geringere Impulsdauer benötigt wird und eine Hardware-Änderung vermieden werden sollte, wurde für die Impulserzeugung ein anderer Weg gesucht: Zur Erzeugung der Programmierimpulse wird das Monoflop ständig nachgetriggert. Das hat zur Folge, daß die Programmierspannung ständig am EPROM anliegt. Dies ist auch beim Intel-Algorithmus der Fall und hat keinerlei Nachteile.

Nach jedem Programmierimpuls wird der Inhalt des EPROMs geprüft und bei Übereinstimmung das nächste Byte programmiert. Auch hier werden Bytes mit \$FF übersprungen.

Die Programmierimpulse entstehen durch den Wechsel zwischen Programmieren und Auslesen des Inhaltes und haben eine Länge von etwa 0,5 ms. Da-

durch ergibt sich für ein 2764 eine Programmierzeit von etwa 30 Sekunden, was in etwa der Zeit entspricht, die beispielsweise der Böhm-Programmer erreicht.

Die Bedienung

Vor der Programmierung muß der dem EPROM entsprechende DIL-Stecker in die Fassung gesetzt werden. Es können mit diesem Programm alle Intel-kompatiblen EPROMs vom Typ 2764 und 2732 programmiert werden. (Vorsicht: Manche von Texas Instruments hergestellten EPROMs lassen das Zurücklesen bei angelegter Programmierspannung nicht zu

und sind deshalb für das hier propagierte Verfahren nicht geeignet!)

Das Programm kann aus der Bibliothek aufgerufen werden und meldet sich dann mit einem Menü: Es fragt dann nach Start- und Endadresse des Bereichs, der programmiert werden soll, und nach der Ablageadresse innerhalb des EPROMs. Sind die Eingaben erfolgt, so kann das EPROM in die Fassung gesetzt und der Programmiervorgang durch Drücken der Taste s gestartet werden. Hat man einen Fehler bei der Eingabe gemacht, so gelangt man mit f wieder zum Anfang der Eingaberoutine zurück. Die Taste w hat hier noch keine Bedeutung, bewirkt hier jedoch ebenfalls einen Rücksprung zur Eingaberoutine. Mit m gelangt man in das Grundprogramm zurück.

Da der Programmiervorgang sehr schnell vonstatten geht, wurde auf eine Ausgabe der gerade programmierten Adresse verzichtet; das Programm programmiert ohnehin schneller als man lesen kann! Nachdem die Programmierung abgeschlossen ist, meldet sich der Rechner mit einer OK-Meldung zurück. Sollte während der Programmierung ein Fehler auftreten, so wird eine Fehlermeldung ausgegeben. Man kann hier (wie auch nach erfolgreicher Programmierung) mit m in das Grundprogramm zurück.

Drückt man w, so kann ein weiteres EPROM programmiert werden; man gelangt dazu wieder in die Eingaberoutine zurück.

Sollte ein Fehler auftreten, so kann das mehrere Ursachen haben. Oft ist das EPROM nicht vollständig leer; dann muß es nochmals gelöscht werden. Ein EPROM, das nach 30 Minuten Löschzeit noch immer nicht leer ist, sollte im übrigen in den Papierkorb wandern!

Spruch des Monats

“

Kein Programm ist unnütz – es kann immer noch als schlechtes Beispiel dienen.

”

Rainer Roßberg

Symbolischer 8085-Assembler in Basic

Ein symbolischer Assembler erlaubt die Übersetzung eines in Mnemonics geschriebenen Quelltextes in ausführbare Maschinenbefehle und legt diese im Arbeitsspeicher ab. Das Programm eignet sich für Computer wie M-10 (Olivetti) und Tandy-100/200, aber auch für andere 8085-Rechner mit Basic-Interpreter.

Der Quelltext des zu assemblierenden Programms wird mit dem z. B. im M-10 von Olivetti eingebauten Texteditor erstellt. Die hierbei zu verwendenden mnemonischen Befehle entsprechen den leicht zu erlernenden Z80-Mnemonics, es werden jedoch lediglich diejenigen Befehle, die der 80C85-Prozessor ausführen kann, übersetzt. Der Assembler (Bild 1) erwartet folgendes Eingabeformat:

LABEL OPCODE OPERAND
;Kommentar

Die einzelnen Spalten werden durch TAB oder Space, Kommentare durch einen Strichpunkt getrennt. Numerische Werte im Operandenfeld können dezimal, hexadezimal (mit nachgestelltem „H“), als ASCII-Zeichen (in einfachen Anführungszeichen eingeschlossen) oder als Label angegeben werden. Au-

ßerdem ist es möglich, im Operandenfeld einen numerischen Wert als Summe oder Differenz zweier anderer Werte anzugeben. Im Quelltext sind nur Großbuchstaben zugelassen.

Die Assemblierung erfolgt in zwei Durchgängen (2-Paß-Assembler). Im ersten Durchgang werden in einer Tabelle die Werte aller Labels abgelegt. Im zweiten Durchgang erfolgt die eigentliche Übersetzung und die Ablage des Maschinenprogramms im Speicher. Dieser Speicherbereich muß daher vor der Übersetzung gegen Zugriff durch den Basic-Interpreter gesichert werden (im Regelfall: CLEAR1500, Startadresse). Sollte der Assembler auf einen für ihn erkennbaren Fehler treffen, so werden die Ursache sowie die fehlerhafte Zeile ausgegeben. Im Anschluß an die Übersetzung erfolgt die Ausgabe der Referenzliste.

Neben den eigentlichen Prozessorbefehlen werden noch folgende Pseudo-Anweisungen vom Assembler verarbeitet:

ORG Wert

Die ORG-Anweisung legt die Anfangsadresse des folgenden Programmabschnittes fest.

Label EQU Wert

Die EQU-Anweisung ordnet einem Label einen Wert zu.

DEFB Wert

Die DEFB-Anweisung legt ein Byte im Speicher ab.

```

50 CLS: CLEAR1500
60 PRINT "M10 ASSEMBLER
70 PRINT (C) 1984 Rainer Roßberg
80 PRINT
100 DEF SNGA-Z
110 DIM NA(150), NAS(150)
120 NA=1
150 INPUT "Quellfile "; QS
160 OPEN QS FOR INPUT AS #1
200 PRINT: PRINT "Pass 1
210 IF NA$="END" OR EOF(1) THEN 300
220 B0=0: B1=B0: B1$=""
230 GOSUB 500
240 IF NZ=0 AND BZ <> 0 THEN NZ=BZ
250 IF NA$="" THEN 290
260 NA$(NA)=NA$
270 NA(NA)=BZ
280 NA=NA+1
290 BZ=BZ+B0
295 GOTO 210
300 PRINT "Pass 2
305 NA$="" : BZ=0 : CLOSE #1 : OPEN QS FOR INPUT AS #1
310 IF EOF(1) OR NA$="END" THEN 450
315 B0=0: B1=0: NZ=NA: B1$="" : GOSUB 500: NA=NZ
320 IF B0=0 THEN 380
330 IF INSTR(FU$, "DEF") THEN BZ=BZ-1: B0=B0+1 ELSE
POKEBZ, B1
335 IFFUS="DEFT" THEN FOR I=1 TO B0-1: POKEBZ+I, ASC
(MID$(B1$, I, 1)): NEXT I: GOT
340 IF B1$ <> "" THEN GOSUB 3000
350 IF B0 > 1 THEN POKEBZ+1, B1
355 IF B0=2 AND B2 <> 0 THEN BEEP: PRINT "Operand Error : " DZ$
360 IF B0=3 THEN POKEBZ+2, B2
380 IF INSTR(FU$, "DEF") THEN BZ=BZ+1: B0=B0-1
400 BZ=BZ+B0
410 GOTO 310
450 PRINT "Referenz-Tabelle:
454 PRINT "Paste drücken
455 A$=INKEY$: IFA$="" THEN 455
460 FOR I=1 TO NA-1: PRINT NA$(I), NA(I): NEXT
490 END
500 LINE INPUT #1, DZ$
510 A=INSTR(DZ$, ";")
520 IFA > 0 THEN DZ$=LEFT$(DZ$, A-1)
530 DZ$=DZ$+" "
550 A=1: GOSUB 5000
560 IFC > 1 THEN NA$=LEFT$(DZ$, C-1) ELSE NA$=""
570 A=C+1: GOSUB 5000
580 IFC > A THEN FU$=MID$(DZ$, A, C-A) ELSE FU$=""
585 A=C+1: GOSUB 5000
590 IFC > A THEN OP$=MID$(DZ$, A, C-A) ELSE OP$=""
610 IFFU$="" THEN RETURN
630 IFFU$="ORG" THEN B1$=OP$: GOSUB 3000: BZ=B1+B2*256: RETURN
640 IFFU$="DEFB" THEN B0=1: B1$=OP$: RETURN
650 IFFU$="DEFW" THEN B1$=OP$: B0=2: RETURN
655 IFFU$="DEFT" THEN B1$=RIGHT$(DZ$, LEN(DZ$)-A+1)
: B0=LEN(B1$)-1: RETURN
660 IFFU$="DEFS" THEN B0=VAL(OP$): RETURN
670 IFFU$="EQU" THEN NA$(NA)=NA$: B1$=OP$: GOSUB 3000
: NA(NA)=B2*256+B1: NA=N A+1: NA$="" : RETURN
700 REM Assembler sucht Prozessorcode
710 IFFU$="LD" THEN 1500

```

Bild 1. Listing des in Basic geschriebenen 8085-Assemblers für den M-10 von Olivetti